



Rozbudowa i naprawa komputerów PC. Wydanie XVI

Scott Mueller

Drogi Czytelniku! Poniżej zamieszczona jest errata do książki:

"Rozbudowa i naprawa komputerów PC. Wydanie XVI"

Jest to lista błędów znalezionych po opublikowaniu książki, zgłoszonych i zaakceptowanych przez naszą redakcję. Pragniemy, aby nasze publikacje były wiarygodne i spełniały Twoje oczekiwania. Zapoznaj się z poniższą listą. Jeśli masz dodatkowe zastrzeżenia, możesz je zgłosić pod adresem

<https://ebookpoint.pl/user/erraty>

Strona	Linia	Jest	Powinno
116	33	natomiast SSE3 - rozszerzeniem SSE3.	natomiast SSE3 - rozszerzeniem SSE2.
219	28	Na rysunku 3.55 został pokazany procesor Athlon w wersji Slot A.	Na rysunku 3.54 został pokazany procesor Athlon w wersji Slot A.
275	Tabela 4.5, 6 kolumna	Pojemność pamięci Cache L1 (kB)	Pojemność pamięci Cache L2 (kB)
306	2 od dołu	chipset 430FX	chipset 430HX
542	18 od dołu	posiadających 32 linie	posiadających 36 linii
596	2 od dołu	64 MB (65 536 MB ...)	64 GB (65 536 MB ...)
604	Tabela 7.1	EDSI	ESDI
610	Tabela 7.2, opis ostatniej kolumny	Szybkość interfejsu równoległego (MB/s)	Szybkość interfejsu szeregowego (MB/s)
616	Tabela 7.3, 2 kolumna, wiersz 21	+ 5V (silnik)	+ 12V (silnik)

685	7 od dołu	zewnątrzna, jak i zewnątrzna	zewnątrzna, jak i wewnętrzna
719	13 od góry	0,0019 mm długości, 0,0015 mm szerokości i 0,0005 mm wysokości.	0,0019 m długości, 0,0015 m szerokości i 0,0005 m wysokości.
719	27 od dołu	400 m wysokości	400 m długości
749	17 od dołu	wewnętrznej i wewnętrznej	wewnętrznej i zewnątrznej
751	4 od dołu	MFBB	MTBF
765	10 od dołu	1.457 MB	1.475 MB
803	20 od dołu	TA	ATA
813	rysunek 13.4, opis dotyczy środkowego wpisu: Centralny otwór.	Centralny otwór	Obszar pamięci programu
819	2 i 5	EMF	EFM
856	Tabela 13.24	1.) Kolumny 3-6 zawierają minimalną krotność... 2.) Kolumny 7-8 pokazują maksymalną prędkość... 3.) Kolumny 9-12 prezentują prędkość obrotową...	1.) Kolumny 4-8 zawierają minimalną krotność... 2.) Kolumny 9-10 pokazują maksymalną prędkość... 3.) Kolumny 11-12 prezentują prędkość obrotową...
957	3 od dołu	... częstotliwość odchylenia pionowego - co najmniej 90 kHz	... częstotliwość odchylenia poziomego - co najmniej 90 kHz
970	11	Układy SDRAM wykorzystują obecnie karty "z górnej półki", ...	Układy DDR SDRAM wykorzystują obecnie karty "z górnej półki", ...

975	Tabela 15.14	Porównanie rozdzielczości monitorów...	Magistrala rozszerzeń - informacje
1008	Rysunek 16.1	Złe oznaczenie złączy wejścia-wyjścia (zarówno grafika jak i tekst)	Opisy po prawej, od góry: Wejście sygnałowe audio Mikrofon Wyjście sygnałowe audio Wyjście sygnałowe audio, tylne Wyjście cyfrowe Port gier/MIDI
1013	Rysunek 16.5	Na prawym rysunku 2 oznaczenia: Regulator głośności mikrofonu (wejście i wyjście optyczne)	prawy opis: Regulator głośności głośnika
1027	opis tabeli 16.5	Układy dźwiękowe wyposażone w interfejs USB	Porównanie płyt głównych z chipsetem Intel 865PE
1068	16	Standard portu szeregowego IEEE 1284	Standard portu równoległego IEEE 1284
1070	13 od dołu	portu szeregowego	portu równoległego
1071	tytuł Tabeli 17.14	Adresy wejścia-wyjścia i numery przerwań interfejsu szeregowego	Adresy wejścia-wyjścia i numery przerwań interfejsu równoległego
1152	21 od dołu	Jeżeli korzystamy z modemu wewnętrznego	Jeżeli korzystamy z modemu zewnętrznego
1173	15 od dołu	w większych stosowany jest zasilacz zewnętrzny	w większych stosowany jest zasilacz wewnętrzny

1177	podpis pod tabelą 20.6	W sieciach Fast Ethernet 100Base-T4 i Gigabit Ethernet 100Base-TX używane są wszystkie cztery pary	W sieciach Fast Ethernet 100Base-T4 i Gigabit Ethernet 1000Base-T używane są wszystkie cztery pary
1240	20	ATM	APM
1384	14	Setki milionów procesorów	Setki milionów tranzystorów
1445	19 od dołu	jego ścieżki odstępu	jego ścieżki dostępu
1459	2 od dołu	w trybie "odczytu i zapisu"...	w trybie odczytu ...