



Asembler dla procesorów Intel. Vademecum profesjonalisty

Kip R. Irvine

Drogi Czytelniku! Poniżej zamieszczona jest errata do książki:

"Assembler dla procesorów Intel. Vademecum profesjonalisty"

Jest to lista błędów znalezionych po opublikowaniu książki, zgłoszonych i zaakceptowanych przez naszą redakcję. Pragniemy, aby nasze publikacje były wiarygodne i spełniały Twoje oczekiwania. Zapoznaj się z poniższą listą. Jeśli masz dodatkowe zastrzeżenia, możesz je zgłosić pod adresem

<https://ebookpoint.pl/user/erraty>

Strona	Linia	Jest	Powinno
26	17. od góry	mov ah,5	mov al,5
28	11 i 13	010000001	01000001
35	rys 1.5	1. mov ax,5 ax[35] 2. mov ax,10 ax[35] 3. mov ax,20 ax[35]	1. mov ax,5 ax[5] 2. add ax,10 ax[15] 3. add ax,20 ax[35]
58	11 od dołu	102x68	1024x768
64	3-8	port szeregowy	port równoległy
66	7	mov bh,[250]	mov bx,[250]
85	2 od dołu	move bx,offsett value1	mov bx,offset value1
88	7, 8	arrayW db 100h,200h arrayD db 10000h,20000h	arrayW dw 100h,200h arrayD dd 10000h,20000h
89	16	mand endp	main endp
89	8 od dołu	zmniejszenie 8-bitowego rejestru	zmniejszenie 16-bitowego rejestru

90	5	... natomiast w operandzie źródłowym ...	... natomiast w operandzie docelowym ...
116	2 od dołu	Umożliwia to wykonanie pętli nawet $2^{32} - 1$ (4294967295) razy.	Umożliwia to wykonanie pętli nawet 2^{32} (4294967296) razy.
116	20	65535	65536
116	5	... w którym AX=0	... w którym CX=0
119	3	mov al,[bx+1] mov al,[bx+2]	add al,[bx+1] add al,[bx+2]
120	11 od dołu, prawa kolumna	mov [dx,[bp+4]	mov dx,[bp+4]
126	6 od dołu	.. operandu źródłowego do górnej połowy rejestru docelowego..	.. operandu źródłowego do dolnej połowy rejestru docelowego..
128	12	TBYTE Wielkość to 10 bitów	TBYTE Wielkość to 10 bajtów
129	12	db "What is your name? ",0	db "Jak się nazywasz? ",0
131	17	popa	popad
131	8	pusha	pushad
152	2	mov an,5	mov ah,5
191	9	if (a>=b_ then	if (a>=b) then
241	12	mov edx,dword ptr dzieln	mov eax,dword ptr dzieln
315	9. i 10. od góry	brak edytora assemblera "ae.exe" ftp://ftp.helion.pl/przyklady/asinvp.zip	dostępny w pliku ftp://ftp.helion.pl/przyklady/asinvp.zip
315	wiersz 9. i 10. od góry	brak biblioteki " Irvine.lib" ftp://ftp.helion.pl/przyklady/asinvp.zip	dostępna w pliku ftp://ftp.helion.pl/przyklady/asinvp.zip

484	23	mov ah,2 int 1Ah ; CH=godz., CL=min., DH=sek., DL=czas letni/zimowy	mov ah,2C int 21h ; CH=godz., CL=min., DH=sek., DL=setne czesci sekundy
522	24, 29, 34	+ 0 1 0 1	+ 0 0 1 1
523	1. od dołu	ustawione są bity 15. (2^{15})	ustawione są bity 15. (2^{15})
524	6. od góry	sprawdzenie wartości 216 i odjęcie 1	sprawdzenie wartości 2^{16} i odjęcie 1